# ⑩日本国特許庁(JP)

⑩ 特許出願公開

#### ⑫ 公 開 特 許 公 報 (A) 平4-67649

Int. Cl. 5

識別記号

厅内整理番号

❸公開 平成4年(1992)3月3日

H 01 L 21/76

R Ď

27/12

9169-4M 9169-4M 7514-4M

審査請求 未請求 請求項の数 1 (全5頁)

会発明の名称

半導体装置の製造方法

21)特 題 平2-180971

22出 頤 平2(1990)7月9日

仍発 明

木

神奈川県川崎市中原区上小田中1015番地 富士通株式会社

の出 願 人

富士通株式会社

神奈川県川崎市中原区上小田中1015番地

邳代 理 弁理士 寒川

鉿

BEST AVAILABLE COPY

1. 発明の名称

半導体装置の製造方法

2. 特許請求の範囲

半導体層(1)上に絶縁膜(2)を形成し、 **琢絶縁膜(2)をパターニングして前記半導体** 層(1)上に自形状に残留し、

核台形状に残留する絶縁膜(2)をマスクとし て敵素をイオン注入して熱処理をなす

工程を有することを特徴とする半導体装置の製 直方法。

3. 発明の詳細な説明

SOI(シリコンオンインシュレータ)萎板の 素子分離領域の形成方法に関し、

徴紀化された素子分離領域をもって素子分離の なされたSOI基板を単純な工程をもって製造す <u>る方法を提供することを目的とし、</u>

半導体層上に絶縁膜を形成し、この絶縁膜をバ ターニングして前記の半導体層上に白形状に残留

し、この台形状に残留する絶縁膜をマスクとして 酸素をイオン注入して熱処理をなすように構成す δ.

# (産業上の利用分野)

本発明は、SOI(シリコンオンインシュレー タ)基板の素子分離領域の形成方法に関する。

## 〔従来の技術〕

第2図(a)に示すように、シリコン基板11上 に絶縁層12が形成され、絶縁層12上にシリコン層 13が形成されたSOI基板14の素子分離には、従 来、以下に説明するLOCOS法が使用されてい

第2図(b)に示すように、SO!基板14上に 薄い二酸化シリコン膜15を形成した後、窒化シリ コン膜16を形成し、この窒化シリコン膜16をパ ターニングして素子分離領域形成領域から除去す

次に、第2図(c)に示すように、窒化シリコ

・ン膜16に覆われていない領域のシリコン暦13を熱酸化して厚いフィールド酸化膜17を形成した後、 変化シリコン膜16と二酸化シリコン膜15とを除去して、第2図(d)に示すように、フィールド酸 化膜17よりなる素子分類領域の形成されたSOI 基板14を形成する。

# (発明が解決しようとする課題)

熱酸化をなしてフィールド酸化酸17を形成する 時に、フィールド酸化酸17が窒化シリコン酸16の 端部に食い込んで、いわゆるパーズピークが形成 されるため、素子形成領域がその分だけ縮小され、 半導体装置の高美積化にとって障害になっている。

本発明の目的は、この欠点を解消することにあり、微細化された素子分離領域をもって素子分類のなされたSO: 基板を単純な工程をもって製造する方法を提供することにある。

### (課題を解決するための手段)

上記の目的は、半導体層 (1) 上に絶縁膜 (2)

ところで、半導体層1の上に形成される絶縁膜2の形状が台形状ではなく、端面が垂直をなしている場合には、導人される酸素イオンの濃度分布は第4図に示すようになる。なお、この例においては、絶縁膜2の厚さは3,500人であり、注入エオルギーは200keVであり、酸素イオンのドース量は2×10<sup>1\*</sup>cm<sup>-1\*</sup>である。また、図の等高線に付記した数値は不純物濃度(cm<sup>-3</sup>)を示す。

これに対し、絶縁膜2の形状が台形状をなしている場合には、導入される酸素イオンの濃度分布

を形成し、この絶縁膜(2)をバターニングして 前記の半導体層(1)上に台形状に残留し、この 台形状に残留する絶縁膜(2)をマスクとして酸 素をイオン注入して熱処理をなす工程を有する半 導体装置の製造方法によって進成される。

#### (作用)

第1回(c)に示すように、絶縁膜2に履われている領域の半導体層1の上層に酸素イオンが導入されるように注入エネルギーを選定していない領域の半導体層1には酸素イオンが深く可以ないない。 熱処理をなして、酸素イオンが深くされた領域5の半導体層1を絶縁層6に交換すると、絶縁膜2に履われた領域5の半導体層1を絶縁層6に交換すると、短縁間6は、第1回(d)に示すように、絶縁膜2に履われていた領域においては半速体層1の上層に形成されて素子分離域においては半速体層1の上層に形成されて素子分離域においては半速体層1の内部に形成されて、01番板を構成すると、

は、第5回及び第6回に示すようになる。なお、第5回は台形の傾斜面が水平面となす角度が60度の場合の速度分布であり、第6回は、その角度が45度の場合の速度分布である。

第5 図及び第6 図のいずれの場合においても、 絶縁膜 2 に関われた領域の酸素イオン導入領域と 絶縁膜 2 に関われていない領域の酸素イオン導入 領域とは相互に連接しており、したがって、無処 理をなして酸素イオンの導入された領域の半導体 層1 を絶縁層 6 に変換する場合に、絶縁膜 2 の下 の半導体層1 の上層に形成される素子分離用の絶 縁層と絶縁膜 2 に覆われていない領域の半導体層 1 の内部に形成される S O I 基板を構成する絶縁 層とは相互に連接し、素子分離が完全になされた S O I 基板が形成される。

# (実施例)

以下、図面を参照しつ、、本発明の一実施例に 係る素子分離領域の形成されたSOI 基板の製造 方法について説明する。 第1図(a) 参照

シリコン基版1上に、CVD法を使用して二酸化シリコン膜2を約3.000人厚に形成する。次いで、レジスト層3を形成し、これをパターニングして素子形成領域に開口4を形成した後、リンを注入エネルギー30 KeV、ドーズ量1×10 い

第1図(b)、第3図参照

フッ酸を使用して二酸化シリコン膜2をエッチングする。不能物リンは第3回に8をもって示す形状に導入されており、また、不能物の導入された領域のエッチング速度は速くなることから、エッチングの結果、二酸化シリコン膜2は第1回(b)に示すように、台形状に残留する。

第1図(c) 發照

酸泵を注入エネルギー180 KeV、ドース量2 ×10<sup>10</sup>cm でをもってイオン注入する。図において、点線をもって示す領域5は酸素イオンの導入された領域を示す。

るので、微細な素子分離領域をもって完全に業子 分離がなされたSOI基板を製造することが可能 になる。

4. 図面の簡単な説明

第1図は、本発明の一実施例に係る半導体装置の 製造方法を説明する工程図である。

第2図は、従来技術に係るSOI 基板の業子分離 工程図である。

第3回は、絶縁膜を台形状にエッチングする説明 図である。

第4図は、絶縁膜の縮固が垂直である場合の酸素 イオン濃度分布図である。

到 5 図は、絶縁膜が台形状をなし、台形の斜面の 角度が 6 0 度の場合の酸素イオン濃度分布図である。...

第6回は、絶縁膜が台形状をなし、台形の斜面の 角度が45度の場合の酸素イオン濃度分布図である。

1、・・半導体層(シリコン基板)、

第1図(d)参照

二酸化シリコン限 2 を除去し、窒素ガス中においてわ1、350 での温度に約30分間加熱して熱処理を施し、酸素イオンの導入された領域 5 を二酸化シリコンよりなる絶縁層 6 に変換する。

図中にAをもって示す領域は、シリコン基板!の内部に約4,000 人厚の絶縁層6が形成され、その上に約2,500 人厚のシリコン暦7が形成されたSOI構造の素子形成領域となり、図中にBをもって示す領域は、約4,000 人厚の絶縁層6がシリコン基板1の上層に形成された素子分離領域となる。

#### (発明の効果)

以上説明せるとおり、本発明に係る半導体装置の製造方法においては、シリコン基板上に二酸化シリコン膜を台形状に形成して酸素イオンを導入するという簡易な工程をもって、素子分離用の絶 経層とSOI基板を構成する絶縁層とを、両者が で相互に確実に連接するように形成することができ

2・・・絶縁膜(二酸化シリコン膜)、

3・・・レジスト層、

4 · · · 閉口、

5・・・酸素イオン導入領域、

6・・・絶縁層、

7・・・シリコン層、

11・・・シリコン差板、

12··· 绝縁層、

13・・・シリコン層、

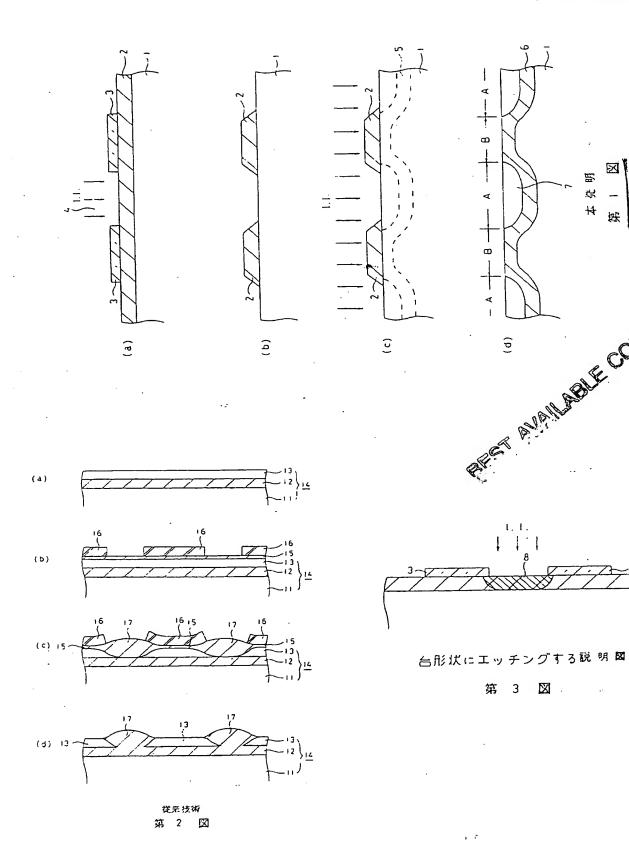
·14···SOI 基板、

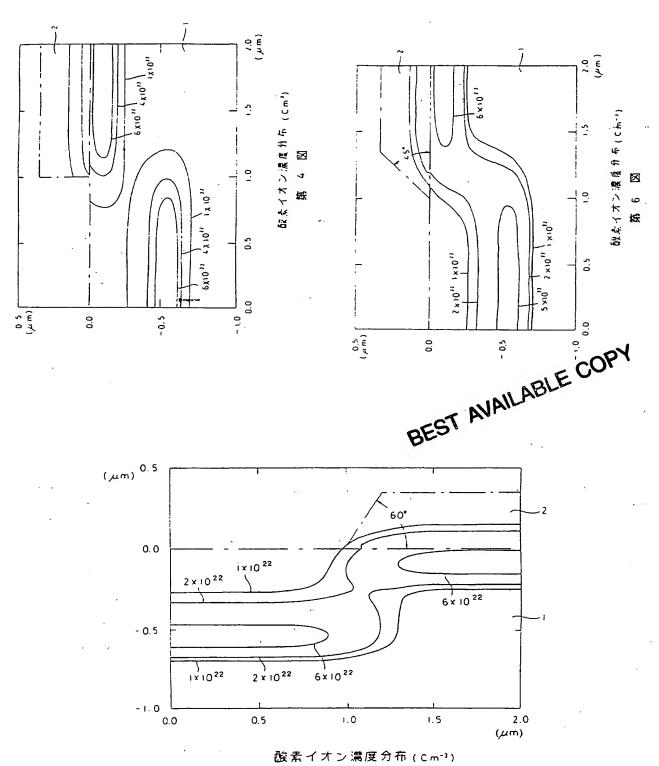
15・・・二酸化シリコン膜、

16・・・窒化シリコン膜、

17・・・フィールド酸化膜。

代理人 弁理士 寒川哉一





-223-

5

 $\boxtimes$